

जूनियर रिसर्च फेलोशिप (JRF) के चयन के लिए विज्ञापन

- डीआरडीओ यंग साइंटिस्ट लैबोरेटरी- क्रांटम टेक्नोलॉजीज (DYSL-QT) युवा वैज्ञानिकों से गठित एक प्रयोगशाला है, जो क्रांटम टेक्नोलॉजीज जैसे कि क्रांटम कंप्यूटिंग, क्रांटम कम्युनिकेशन, क्रांटम सेंसिंग आदि के क्षेत्र में व्यापक अनुसंधान और विकास (R&D) कार्य करती है। प्रयोगशाला का जुड़ाव प्रतिष्ठित संस्थानों जैसे आईआईटी (IIT), केंद्रीय और राज्य विश्वविद्यालयों तथा अन्य प्रमुख शैक्षणिक संस्थानों के साथ है। प्रयोगशाला ऐसे उम्मीदवारों से आवेदन आमंत्रित करती है जो नवीन तकनीक के क्षेत्र में अनुसंधान करने की तीव्र इच्छा रखते हैं और जूनियर रिसर्च फेलोशिप (JRF) के पद के लिए निम्नलिखित योग्यताएं रखते हैं। शुरुआत में, यह फेलोशिप दो वर्ष की अवधि के लिए होगी (जिसे लागू नियमों के अनुसार आगामी दो वर्षों के लिए बढ़ाया जा सकता है)। सक्षम प्राधिकारी (Competent Authority) पैनल सूची घोषित होने की तिथि से एक वर्ष की अवधि के लिए, वर्तमान और भविष्य में संभावित रिक्तियों को भरने के लिए योग्यता/विषय के क्रम में चयनित उम्मीदवारों का एक पैनल तैयार करेंगे।

क्र. सं.	फेलोशिप का नाम	न्यूनतम पात्रता मानदंड	वांछनीय योग्यता	रिक्तियों की संख्या
01	जूनियर रिसर्च फेलोशिप JRF (इलेक्ट्रॉनिक्स) (Electronics)	इलेक्ट्रॉनिक्स एंड कम्युनिकेशन इंजी. (ECE) / इलेक्ट्रॉनिक्स एंड टेलीकम्युनिकेशन इंजी. (ETE) / इलेक्ट्रॉनिक्स एंड इंस्ट्रुमेंटेशन इंजी. (EIE) / इलेक्ट्रॉनिक्स इंजीनियरिंग / इलेक्ट्रिकल एंड इलेक्ट्रॉनिक्स इंजी. (EEE) / इलेक्ट्रिकल इंजीनियरिंग (EE) में प्रथम श्रेणी (1st Division) के साथ B.E/B.Tech डिग्री और वैध NET/GATE योग्यता। साथ ही इलेक्ट्रिक्स के रूप में VLSI डिज़ाइन, एम्बेडेड सिस्टम, डिजिटल सिग्नल प्रोसेसिंग विषय शामिल होने चाहिए। (अथवा) इलेक्ट्रॉनिक्स एंड कम्युनिकेशन इंजी. (ECE) / इलेक्ट्रॉनिक्स एंड टेलीकम्युनिकेशन इंजी. (ETE) / इलेक्ट्रॉनिक्स एंड इंस्ट्रुमेंटेशन इंजी. (EIE) / इलेक्ट्रॉनिक्स इंजीनियरिंग / इलेक्ट्रिकल एंड इलेक्ट्रॉनिक्स इंजी. (EEE) / इलेक्ट्रिकल इंजीनियरिंग (EE) में स्नातक (Graduate) और स्नातकोत्तर (Postgraduate) दोनों स्तरों पर प्रथम श्रेणी (1st Division) के साथ	VERILOG/VHDL, FPGAs, Vivado, Vitis IDE का ज्ञान।	02

		M.E/M.Tech डिग्री। साथ ही VLSI डिज़ाइन, एम्बेडेड सिस्टम, डिजिटल सिग्नल प्रोसेसिंग में विशेषज्ञता (Specialisation) होनी चाहिए।	
--	--	---	--

2. ऊपरी आयु सीमा: आवेदन प्राप्त करने की अंतिम तिथि को 28 वर्ष। ऊपरी आयु सीमा में एससी (SC), एसटी (ST) और ओबीसी (OBC - NCL) श्रेणी के उम्मीदवारों को सरकारी नियमों के अनुसार छूट दी जाएगी।

3. परिलब्धियां (Emolument): रुपये 37,000/- प्रति माह वजीफा (Stipend) और नियमानुसार मकान किराया भत्ता (HRA)।

4. आवेदन पत्र और अन्य नमूना प्रारूपों (specimen formats) के साथ विस्तृत विज्ञापन वेबसाइट www.drdo.gov.in (>what's New> Application for the post of JRF at DYSL-QT, Pune) पर उपलब्ध है। इच्छुक उम्मीदवार आवेदन पत्र और अन्य विवरण ईमेल: dyslqtdrdo@gmail.com के माध्यम से भी प्राप्त कर सकते हैं।

5. विधिवत भरा हुआ आवेदन पत्र और शैक्षणिक योग्यताओं तथा अनुभव की स्व-सत्यापित (self-attested) प्रतियां रोजगार समाचार (Employment News) में विज्ञापन के प्रकाशन की तिथि से **30 दिनों के भीतर** निम्नलिखित पते पर पहुंच जानी चाहिए:

**निदेशक (The Director),
डीआरडीओ यंग साइंटिस्ट लैबोरेटरी- क्वांटम टेक्नोलॉजी (DYSL-QT)
रक्षा अनुसंधान और विकास संगठन (DRDO)
हॉल नंबर 1, ग्राउंड फ्लोर, विज्ञान उपकेंद्र,
डीआईएटी (DIAT) कैंपस, गिरीनगर, पुणे- 411025, महाराष्ट्र**

आवेदन वाले लिफाफे के ऊपर बाईं ओर **"Application for JRF"** लिखा होना चाहिए। इसके अतिरिक्त, वे आवेदन की एक सॉफ्ट कॉपी dyslqtdrdo@gmail.com पर भी भेज सकते हैं।

6. चयन का तरीका साक्षात्कार (Interview) होगा। साक्षात्कार की तिथि, समय, स्थान और माध्यम की सूचना शॉर्टलिस्ट किए गए उम्मीदवारों को डाक (post) और ईमेल द्वारा दी जाएगी।

7. सरकारी / सार्वजनिक क्षेत्र के उपक्रमों (PSU) / स्वायत्त निकायों (Autonomous Bodies) में कार्यरत उम्मीदवारों को उचित माध्यम (proper channel) से आवेदन करना चाहिए। उन्हें इस आशय का एक हस्ताक्षरित घोषणा पत्र (अनुबंध 'II') जमा करना होगा कि उन्होंने अपने कैडर नियंत्रण प्राधिकरण (CCA) को डीआरडीओ में फेलोशिप के लिए अपने आवेदन के बारे में सूचित कर दिया है और साक्षात्कार के समय अनुबंध 'III' के अनुसार अपने सीसीए (CCA) से "अनापत्ति प्रमाण पत्र" (No Objection Certificate) प्रस्तुत करना आवश्यक होगा।

8. यह प्रस्ताव मौजूदा नियमों के अनुसार सीमित अवधि के लिए पूरी तरह से अस्थायी प्रकृति का है और डीआरडीओ (DRDO) में स्थायी किए जाने (absorption) का कोई अधिकार प्रदान नहीं करता है।

9. जिन लोगों को पहले ही किसी भी डीआरडीओ प्रयोगशालाओं/केंद्रों में एक बार जेआरएफ (JRF) पद पर नियुक्त किया जा चुका है, वे दोबारा आवेदन करने के पात्र नहीं हैं।

10. उम्मीदवारों को आवेदन पत्र के साथ विश्वविद्यालय/संस्थान से सीजीपीए से प्रतिशत रूपांतरण फॉर्मूला (CGPA to percentage conversion formula) का प्रमाण संलग्न करना होगा।
11. किसी भी प्रकार के स्पष्टीकरण के लिए कृपया संपर्क करें: **7980796459**

क्वांटम टेक्नोलॉजी में अत्याधुनिक उपकरणों और प्रणालियों पर काम करने का सुनहरा अवसर।

प्रशासन प्रमुख (Head Admin)
कृते निदेशक, DYSL-QT (For Director, DYSL-QT)